

# MIKROPROCESORSKA KRMILJA

## UČNI NAČRT PREDMETA/COURSE SYLLABUS

<b>Predmet:</b>	Mikroprocesorska krmilja
<b>Course title:</b>	MICROPROCESSOR CONTROL
<b>Članica nosilka/UL Member:</b>	UL FS

Študijski programi in stopnja	Študijska smer	Letnik	Semestri	Izbirnost
Strojništvo - Razvojno raziskovalni program, druga stopnja, magistrski (od študijskega leta 2023/2024 dalje)	Mehatronika in laserska tehnika (smer)	1. letnik	1. semestri	obvezni

<b>Univerzitetna koda predmeta/University course code:</b>	0566808
<b>Koda učne enote na članici/UL Member course code:</b>	6054-M

Predavanja /Lectures	Seminar /Seminar	Vaje /Tutorials	Klinične vaje /Clinical tutorials	Druge oblike študija /Other forms of study	Samostojno delo /Individual student work	ECTS
30		30			65	5

<b>Nosilec predmeta/Lecturer:</b>	Dominik Kozjek
-----------------------------------	----------------

<b>Izvajalci predavanj:</b>	
<b>Izvajalci seminarjev:</b>	
<b>Izvajalci vaj:</b>	
<b>Izvajalci kliničnih vaj:</b>	
<b>Izvajalci drugih oblik:</b>	
<b>Izvajalci praktičnega usposabljanja:</b>	

<b>Vrsta predmeta/Course type:</b>	Obvezni strokovni predmet na smeri Mehatronika in laserska tehnika, ki je izbirni strokovni predmet na ostalih smereh./Compulsory specialised course in the study of Mechatronics and laser technology, which is an elective specialised course in other fields of study.
------------------------------------	---

<b>Jeziki/Languages:</b>	Predavanja/Lectures: Slovenščina
	Vaje/Tutorial: Slovenščina

**Pogoji za vključitev v delo oz. za opravljanje študijskih obveznosti:**

Izpolnjevanje pogojev za vpis v Magistrski študijski program II. stopnje Strojništvo - Razvojno raziskovalni program.	Meeting the enrollment conditions for the Master's study programme of Mechanical Engineering - Research and Development program.
---	--

**Vsebina:**

1. Predavanje: Uvod, predstavitev predmeta
2. Predavanje: Digitalna integrirana vezja
  - Specifikacije
  - Izhodi z odprtim kolektorjem/ponorom
  - Vodila
3. Predavanje: Razvoj vezij z mikrokrmlniki
  - Demo in razvojne ploščice – hitra izdelava prototipov
  - Orodja za načrtovanje vezij (strojne opreme)
  - Tehnologije izdelave vezij
  - Testiranje strojne opreme
4. Predavanje: Arhitekture mikrokrmlnikov
  - 8-bitni mikrokrmlniki (Atmel AVR)
  - 16-bitni mikrokrmlniki (TI MSP430 ali STM ST10)
  - 32-bitni mikrokrmlniki (ARM Cortex-M)
  - Primerjava aplikacije različnih arhitektur v isti krnilni aplikaciji
5. Predavanje: Direktni dostop do

**Content (Syllabus outline):**

1. Lecture: Introduction, course overview
2. Lecture: Digital integrated circuits
  - Specifications
  - Open collector/drain outputs
  - Buses
3. Lecture: Development of Microcontroller Circuit Boards
  - Demo and development boards - rapid prototyping
  - PCB design tools (hardware)
  - PCB manuf. technologies
  - Hardware testing methods
4. Lecture: Microcontroller architectures
  - 8-bit MCUs (Atmel AVR)
  - 16-bit MCUs (TI MSP430 or STM ST10)
  - 32-bit MCUs (ARM Cortex-M)
  - Comparing applications of different architectures in the same control application
5. Lecture Direct access to MCU peripherals 1
  - Digital I/O (with examples)
  - Counters, timers (with examples)

<p>perifernih enot mikrokrmlnika 1</p> <ul style="list-style-type: none"> <li>- Digitalni I/O (s primeri)</li> <li>- Števnični, časovniki (s primeri)</li> </ul> <p>6. Predavanje: Direktni dostop do perifernih enot mikrokrmlnika 2</p> <ul style="list-style-type: none"> <li>- A/D in D/A pretvorniki (s primeri)</li> <li>- Komunikacijski vmesniki (s primeri)</li> </ul> <p>7. Predavanje: Prekinitveni sistem</p> <ul style="list-style-type: none"> <li>- Viri prekinitev (zunanji, notranji), njihovi vektorji</li> <li>- Programiranje prekinitvenih podprogramov</li> <li>- Prednostni sistem procesov</li> </ul> <p>8. Predavanje: Serijske komunikacije z mikrokrmlniki</p> <ul style="list-style-type: none"> <li>- RS232, RS422, RS485</li> <li>- SPI</li> </ul> <p>9. Predavanje: Standardna vodila z mikrokrmlniki</p> <ul style="list-style-type: none"> <li>- I2C</li> <li>- CAN, LIN</li> </ul> <p>10. Predavanje: Aplikacije mikrokrmlnikov z nizko porabo</p> <ul style="list-style-type: none"> <li>- baterijsko napajanje: značilnosti, parametri, tipi</li> <li>- značilnosti stanj z zmanjšano porabo</li> <li>- ukrepi s strojno opremo za zmanjšanje porabe</li> <li>- programski ukrepi za zmanjšanje porabe</li> </ul> <p>11. Predavanje: Operacijski sistemi za procesiranje v realnem času</p> <ul style="list-style-type: none"> <li>- Realno-časovno delovanje in večopravilnost v vgradnih sistemih</li> <li>- Primer: FreeRTOS <ul style="list-style-type: none"> <li>o Opravila, razporejevalni algortimi</li> <li>o Upravljanje: pomnilnika, čakalnih vrst, programskega časovnika, prekinitev, resursov</li> <li>o Storitve komunikacije med opravili</li> </ul> </li> </ul> <p>12. Predavanje: Primer razvoja krmilne aplikacije z FreeRTOS</p> <ul style="list-style-type: none"> <li>- Dispozicija aplikacije</li> <li>- Klici funkcij FreeRTOS</li> <li>- Implementacija</li> <li>- Orodja za odpravljanje napak</li> </ul> <p>13. Predavanje: Linux za vgradne sisteme</p> <ul style="list-style-type: none"> <li>- Značilnosti, distribucije</li> <li>- Postavitev izbrane distribucije na mikroračunalniku (npr. Raspberry Pi)</li> </ul>	<p>6. Lecture: Direct access to MCU peripherals 2</p> <ul style="list-style-type: none"> <li>- A/D and D/A converters (with examples)</li> <li>- Communication interfaces (with examples)</li> </ul> <p>7. Lecture: MCU interrupt system</p> <ul style="list-style-type: none"> <li>- Interrupt sources (external, internal), their vectors</li> <li>- Programming interrupt routines</li> <li>- Interrupt priority</li> </ul> <p>8. Lecture: Serial communications with MCUs</p> <ul style="list-style-type: none"> <li>- RS232, RS422, RS485</li> <li>- SPI</li> </ul> <p>9. Lecture: Standard MCU buses</p> <ul style="list-style-type: none"> <li>- I2C</li> <li>- CAN, LIN</li> </ul> <p>10. Lecture: Low power microcontroller applications</p> <ul style="list-style-type: none"> <li>- Battery power: characteristics, parameters, types</li> <li>- Characteristics of states with reduced power consumption</li> <li>- Hardware measures to reduce power consumption</li> <li>- Software measures to reduce consumption</li> </ul> <p>11. Lecture: Operating systems for real-time processing</p> <ul style="list-style-type: none"> <li>- Real-time operation and multitasking in embedded systems</li> <li>- Example: FreeRTOS <ul style="list-style-type: none"> <li>-- Tasks, scheduling algorithms</li> <li>-- Management: memory, queues, program timers, interrupts, resources</li> <li>-- Task communication services</li> </ul> </li> </ul> <p>12. Lecture: Developing a control application with FreeRTOS (by example)</p> <ul style="list-style-type: none"> <li>- Application layout</li> <li>- FreeRTOS function calls</li> <li>- Implementation</li> <li>- Using debugging tools</li> </ul> <p>13. Lecture: Linux for Embedded Systems</p> <ul style="list-style-type: none"> <li>- Features, distributions</li> <li>- Setting up a selected distribution on a microcomputer (eg Raspberry Pi)</li> <li>- Basic admin tasks, using CLI interface</li> <li>- Application management</li> </ul> <p>14. Lecture Programmable logic: FPGA</p>
--	--

<ul style="list-style-type: none"> <li>- Osnovna administratorska opravila, uporaba ukaznega poziva</li> <li>- Upravljanje z aplikacijami</li> </ul> <p>14. Predavanje: Programirljiva vezja FPGA</p> <ul style="list-style-type: none"> <li>- Zgradba in delovanje vezij FPGA</li> <li>- Razvojno okolje za programiranje vezij FPGA (primer Xilinx; orodja, postopki...)</li> <li>- Implementacije mikrokrmlnikov z vezji FPGA (primer Xilinx Microblaze)</li> </ul> <p>15. Predavanje: Programiranje vezij FPGA za krmilne aplikacije</p> <ul style="list-style-type: none"> <li>- Osnove programiranja v strojno opisnem jeziku (Verilog)</li> <li>- Simulacije delovanja kode – pisanje testne kode, vizualizacija signalov (Verilog)</li> <li>- Razvoj vgradnega krmilnika na osnovi FPGA (mikrokrmlnik, periferne enote, krmilni program v jeziku C) - primer</li> </ul>	<ul style="list-style-type: none"> <li>- Structure and operation of FPGAs</li> <li>- FPGA Programming Development Environment (Xilinx example; tools, procedures ...)</li> <li>- Implementing a MCU in a FPGA (Xilinx Microblaze example)</li> </ul> <p>15. Lecture: Programming FPGAs for control applications</p> <ul style="list-style-type: none"> <li>- Fundamentals of programming in HDL (Hardware Description Language) (Verilog)</li> <li>- Code simulations – writing test benches, signal visualization (Verilog)</li> <li>- Developing a FPGA based embedded controller (microcontroller, peripherals, control program in language C) - example</li> </ul>
---	--

### Temeljna literatura in viri/Readings:

1. Alvano J. Embedded Systems: Real-Time Operating Systems for Arm Cortex M Microcontrollers – 2nd edition. CreateSpace Independent Publishing Platform, 2012.
2. Johnson A. More to C - Advanced Programming with C in Linux and on Raspberry Pi – 1st edition. CreateSpace Independent Publishing Platform, 2017.
3. Monk S. Programming FPGAs: Getting Started with Verilog – 1st edition. McGraw-Hill Education TAB, 2016.

### Cilji in kompetence:

Cilji:

1. Spoznati zgradbo in delovanje sodobnih digitalnih platform (mikrokrmlniki in vezji FPGA) ter možnosti njihove uporabe v mehatroniki in krmiljenju sistemov, razumeti njihove zmogljivosti in specifikacije.
2. Spoznati metode in postopke razvoja strojne opreme za krmilne aplikacije na osnovi zmogljivih mikrokrmlnikov in vezij FPGA s

### Objectives and competences:

Objectives:

1. To learn the structure and operation of modern digital platforms (microcontrollers and FPGA circuits) and the possibilities of their use in mechatronics and control systems, to understand their capabilities and specifications.
2. To learn the methods and procedures of hardware development for control

<p>posebnim poudarkom na interdisciplinarnem pristopu.</p> <p>3. Spoznati metode in postopke razvoja krmilnega programja za mikrokrmilnike s posebnim poudarkom na verifikaciji.</p> <p><b>Kompetence:</b></p> <ol style="list-style-type: none"> <li>1. P6-MAG in S7-MAG: Sposobnost samostojnega izvajanja zahtevnih razvojno-raziskovalnih nalog na področju mehatronike in krmiljenja z uporabo mikrokrmilnikov in vezij FPGA ter sposobnost kreativnega reševanja kompleksnih nalog na tem področju strojništva.</li> <li>2. S10-MAG: Sposobnost uporabe sodobnih raziskovalnih metod in postopkov. Zmožnost raziskovanja in prenašanja spoznanj v prakso.</li> <li>3. S8-MAG in P5-MAG: Sposobnost iskanja virov, kritične presoje informacij, samostojnega nadgrajevanja pridobljenih znanj in poglabljanja znanja na področju mehatronike in krmiljenja.</li> <li>4. S9-MAG: Usposobljenost za delo v skupini in interdisciplinarno povezovanje pri reševanju RR nalog na področju mehatronike in krmiljenja.</li> </ol>	<p>applications based on powerful microcontrollers and FPGA circuits with particular emphasis on an interdisciplinary approach.</p> <p>3. To learn the methods and procedures for the development of controller software for microcontrollers, with particular emphasis on verification.</p> <p><b>Competences:</b></p> <ol style="list-style-type: none"> <li>1. P6-MAG and S7-MAG: Ability to independently perform complex R&amp;D tasks in the field of mechatronics and control engineering using microcontrollers and FPGA circuits, as well as the ability to creatively solve complex tasks in the field of mechanical engineering.</li> <li>2. S10-MAG: Ability to apply modern research methods and procedures. Ability to explore and put lessons learned into practice.</li> <li>3. S8-MAG and P5-MAG: Ability to search for resources, critically evaluate information, independently upgrade the acquired knowledge and deepen the knowledge in mechatronics and control eng.</li> <li>4. S9-MAG: Ability to work in teams and interdisciplinary collaborate in solving R&amp;D tasks in the field of mechatronics and control eng.</li> </ol>
--	--

### Predvideni študijski rezultati:

<p>Znanja:</p> <p>Z2: Poglobljeno teoretično, metodološko in analitično znanje na področju uporabe mikrokrmilnikov in vezij FPGA v mehatroniki, ki je osnova za zelo zahtevno strokovno delo in omogoča izvedbo nosilnih nalog v interdisciplinarnih razvojnih skupinah na področju mehatronike in laserske tehnike.</p> <p>Spretnosti:</p>	<p><b>Intended learning outcomes:</b></p> <p>Knowledge:</p> <p>Z2: In-depth theoretical, methodological and analytical knowledge on applications of microcontrollers and FPGA circuits in mechatronics, which is the basis for very demanding professional work and enables the carrying out of leading tasks in interdisciplinary development teams in the field of mechatronics and laser technology.</p>
---	---

<p>S2.1 Obvladovanje zelo zahtevnih, kompleksnih delovnih procesov in metodoloških orodij na področju mehatronike.</p> <p>S2.2 Načrtovanje in vodenje delovnega procesa na podlagi ustvarjalnega reševanja problemov, povezanih s področjem mehatronike.</p> <p>S2.3 Sposobnost izvirnih dognanj/stvaritev in kritične refleksije.</p>	<p><b>Skills:</b></p> <p>S2.1 Mastering highly comprehensive, complex workflows and methodological tools in the field of mechatronics.</p> <p>S2.2 Design and manage workflows based on creative problem solving related to mechatronics.</p> <p>S2.3 Ability for original findings / creations and critical reflection.</p>
--	--

#### **Metode poučevanja in učenja:**

P1 Avditorna predavanja z reševanjem izbranih - za področje značilnih - teoretičnih in praktično uporabnih primerov.

P2 Obravnava snovi po urejeni in vnaprej razloženi sistematiki.

P3 Avditorne vaje, kjer se teoretično znanje s predavanj podkrepí z računskimi primeri.

P4 Laboratorijske vaje z namenskimi didaktičnimi pripomočki (razvojni sistemi z mikrokrmilniki Arduino in Raspberry PI, modeli mehatronskih sistemov, razvojni sistem za vezja Xilinx FPGA).

P5 Uporaba študijskega gradiva v obliki e-verzij: predstavitev predavanj, zbirke nalog z vaj, navodil za izvedbo laboratorijskih vaj

P14 Virtualni eksperimenti

P15 Uporaba video vsebin kot priprava na vaje

#### **Learning and teaching methods:**

P1 Lectures by solving selected - typical for the eng. discipline - theoretical and practical examples.

P2 Treatment of the substance in an orderly and pre-interpreted systematic manner.

P3 Practical classes where theoretical knowledge from lectures is supported by computed examples.

P4 Laboratory exercises with dedicated teaching aids (development systems with Arduino and Raspberry PI microcontrollers, mechatronic systems models, development system for Xilinx FPGA circuits).

P5 Use of electronics study materials: presentation of lectures, workbooks, instructions for laboratory work

P14 Virtual Experiments

P15 Using video content to prepare for tutorials

#### **Načini ocenjevanja:**

#### **Delež/ Weight**

#### **Assessment:**

Teoretična snov (predavanja)	50,00 %	Theoretical exam (lectures)
Samostojno delo na vajah	20,00 %	Independent classwork
Laboratorijsko delo na vajah (vključno s poročili)	10,00 %	Laboratory work (including reports)
Projektni seminar	10,00 %	Project

## Reference nosilca/Lecturer's references:

### Dominik Kozjek:

1. KOZJEK, Dominik, PAVLOVČIČ, Urban, KRYŽANOWSKI, Andrej, ŠUŠTERŠIČ, Jakob, JEZERŠEK, Matija. Three-dimensional characterization of concrete's abrasion resistance using laser profilometry. Strojniški vestnik. May 2015, vol. 61, no. 5, str. 311-318, si 58, ilustr. ISSN 0039-2480. DOI: 10.5545/sv-jme.2015.2430. [COBISS.SI-ID [13986331](#)].
2. VRABIČ, Rok, KOZJEK, Dominik, MALUS, Andreja, ZALETELJ, Viktor, BUTALA, Peter. Distributed control with rationally bounded agents in cyber-physical production systems. CIRP annals. 2018, vol. 67, iss. 1, str. 507-510, ilustr. ISSN 0007-8506.  
<https://www.sciencedirect.com/science/article/pii/S0007850618300611>, DOI: 10.1016/j.cirp.2018.04.037. [COBISS.SI-ID [16026651](#)].
3. MALUS, Andreja, VRABIČ, Rok, KOZJEK, Dominik, BUTALA, Peter, GAMS, Matjaž. The influence of communication structure on performance of an agent-based distributed control system. In: LUŠTREK, Mitja (ed.), PILTAVER, Rok (ed.), GAMS, Matjaž (ed.). Slovenska konferenca o umetni inteligenci : zbornik 21. mednarodne multikonference Informacijska družba - IS 2018, 8.-12. oktober 2018, Ljubljana, Slovenia : zvezek A = Slovenian Conference on Artificial Intelligence : proceedings of the 21st International Multiconference Information Society - IS 2018, 8-12 October, 2018, [Ljubljana, Slovenia] : volume A. Ljubljana: Institut "Jožef Stefan", 2018. Str. 13-16. Informacijska družba. ISBN 978-961-264-135-1. ISSN 2630-371X.  
<https://is.ijs.si/archive/proceedings/2018/files/Zbornik%20-%20A.pdf>. [COBISS.SI-ID [31858727](#)].
4. KOZJEK, Dominik, VRABIČ, Rok, KRALJ, David, BUTALA, Peter. A data-driven holistic approach to fault prognostics in a cyclic manufacturing process. In: The 50th CIRP Conference on Manufacturing Systems, May 3rd - 5th, Taichung, Taiwan. The 50th CIRP Conference on Manufacturing Systems, May 3rd - 5th, Taichung, Taiwan: International school of technology and management: Feng Chia Universtiy, 2017. Vol. 63, f. 664-669, ilustr. Procedia CIRP, vol. 63. ISSN 2212-8271.  
<https://www.sciencedirect.com/science/article/pii/S221282711730255X?via%3Dihub>, DOI: 10.1016/j.procir.2017.03.109. [COBISS.SI-ID [15509787](#)].
5. MALUS, Andreja, VRABIČ, Rok, KOZJEK, Dominik, ZALETELJ, Viktor, BUTALA, Peter. Porazdeljeno krmiljenje z racionalno omejenimi agenti v kibernetiko-fizičnih sistemih. In: Akademija strojništva 2018 : povezovanje in mreženje. 7. mednarodna konferenca strojnih inženirjev 2018, Ljubljana, Cankarjev dom, 25. oktober 2018. Ljubljana: Zveza strojnih inženirjev Slovenije, 2018. Letn. 7, št. 3/4, str. 68, ilustr. Svet strojništva, Letn. 7, št. 3/4. ISSN 1855-6493. <http://www.zveza-zsis.si/2018/10/25/svet-strojnista-akademija-strojnista-2018/>. [COBISS.SI-ID [16346651](#)]